

Congreso de
**Microelectrónica
Aplicada 2010**

5 al 7 de julio - San Justo, Pcia. Bs. As.



LIBRO DE RESÚMENES

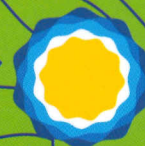


UNLaM
Universidad Nacional
de La Matanza

Departamento de Ingeniería e Investigaciones Tecnológicas



UTNHAEDO
UNIVERSIDAD TECNOLÓGICA NACIONAL
FACULTAD REGIONAL HAEDO



200 AÑOS
BICENTENARIO
ARGENTINO

ÍNDICE

Conferencias y tutoriales - Lógica Programable y FPGA	1
Conferencias y tutoriales - MEMS y Diseño de Circuitos Integrados	2
Conferencias y tutoriales - Televisión Digital y Comunicaciones	3
MEMS y MOEMS	5
Acoplador direccional MEMS en banda X con acoplamiento capacitivo	7
Microfabricación de un Interferómetro Mach-Zender sobre cristales de LiNbO3	8
Máquinas de cálculo y proceso mecánico mediante MEMS	9
Lógica programable y FPGA	11
Módulo de cálculo de la Transformada Rápida de Fourier para analizador de espectros en tiempo real en FPGA	13
Desarrollo de plataforma para procesamiento de imágenes en FPGA	14
Generador de números pseudoaleatorios mediante RNS y caos	15
Implementación de un Algoritmo para Procesamiento Digital de Imágenes en una FPGA	16
IP Core MAC Ethernet	17
Utilización de dispositivos y sistemas de lógica programable en sistemas de control numérico para aplicaciones industriales	18
Adquisición de señales con FPGA Aplicación: Ecosonda de alta resolución	19
Procesamiento de señales para efectos de audio con lógica programable	20
Módulo de alimentación para placas con dispositivos FPGA	21
Controlador tipo PID, sobre microcontrolador embebido en FPGA	22
Convertor de formatos numéricos, basado en circuitos lógicos programables, para aplicación en sistemas de tiempo real	23
Síntesis de multiplicador BCD de un dígito sobre FPGA	24
Arquitecturas Reconfigurables	25
Implementación en FPGA de un correlador simultáneo de MO-CSS	27
Diseño de procesadores neuronales orientados a redes multi-etapa implementados en FPGA ...	28
Desarrollo de un Trazador de Curvas como un caso de Aplicación de Instrumentos basados en Instrumentación Virtual Reconfigurable	29
Nodos Constituyentes de una Red Cooperativa Inteligente accesible Vía Internet	30
VMEbus en FPGA	31

Implementación de un osciloscopio en una plataforma de instrumentación virtual reconfigurable	32
Optoelectrónica	33
Control de la potencia de un emisor de luz de tipo SLD para un sensor óptico interferométrico de velocidad angular	35
Un estudio sobre calibración de cámaras digitales en visión computacional y reconstrucción 3-D	36
Altas velocidades de transferencia en fibra óptica utilizando FPGAs de bajo costo	37
Diseño de un Active Pixel Sensor CMOS para medición de desplazamientos submicrométricos ...	38
Diseño de Circuitos Integrados	39
Efectos de la radiación en estructuras MOS capacitivas con dieléctricos de alto K	41
Desarrollo de un sistema para la obtención rápida de curvas Capacidad-Tensión en dispositivos MOS. Aplicación a efectos de radiación en dieléctricos de alto K	42
Diseño de un circuito modulador de ancho de pulsos integrado en un proceso CMOS	43
Memoria SRAM para codificador óptico de desplazamientos integrado	44
Sistema para Detección e Identificación de ganado ovino.....	45
Diseño de un circuito integrado conversor Serie-Paralelo y Paralelo-Serie en un proceso CMOS de 0.5 μm	46
Enseñanza de la Micro y Nanoelectrónica y Tecnologías Asociadas	47
Formación de Ingenieros de Diseño de Circuitos/Sistemas Electrónicos	49
Aplicaciones de herramientas de diseño y simulación en alto nivel para implementaciones en Fugas	50
Utilización de ADA y VHDL para el Diseño de Sistemas de Tiempo Real, modelados mediante Redes de Petri	51
Aplicaciones de la Micro y Nanoelectrónica en Distintos Campos	53
Evaluación y desarrollo de Monitores de Radiaciones No Ionizantes (RNI)	55
Termómetro parlante para invidentes	56
Desarrollo de un sistema de costeo precio a la impresión en equipos Multifunción empleando Redes Neuronales	57
Introducción al proyecto ataque epiléptico	58
Freezer portátil con temperatura controlada para análisis de tolerancia al frío extremo en plantas	59
Sistema de análisis de desempeño atlético basado en lógica programable	60
Analizador portable de señales de audio	61
Sistema para control de accesos	62

Conferencias y Presentaciones

Sensores y Actuadores	63
Sistema de análisis de traslación humana usando señales de un acelerómetro	65
Medición de espesores delgados con ultrasonido	66
Hacia un Procesamiento Universal de Señales de Sensores Industriales	67
Implementación de un teclado capacitivo a través del principio de oscilador de relajación	68
Red de sensores para monitoreo costero de temperatura utilizando dispositivos analógicos-digitales reconfigurables	69
Sistema de Generación de Pulsos Multicanal para Transductores Piezoeléctricos	70
Sistema de monitoreo en transformadores MV mediante tecnología BPL	71
Redes de Datos	73
BGP (Border Gateway Protocol) Análisis y Simulación	75
Gestión de Redes Centralizado desde Gnu/Linux en un LIVE/CD	76
Movilidad en redes de alta velocidad con acceso inalámbrico	77

- "Simulación de VHDL con Software Libre"
Rodrigo Melo y Salvador Tropea.
Instituto Nacional de Tecnología Industrial - Electrónica e Informática.
- "Desarrollo de sistemas embebidos en FPGAs. Diseño e incorporación de periféricos"
Alejandro Perez, Guillermo Gutierrez and Rodolfo Cavallero.
Universidad Tecnológica Nacional Facultad Regional Córdoba - Centro Universitario de Desarrollo en Automación y Robótica.